

УДК [004.4+004.7](076.5)(075.8)
ББК 32.97я73
К55

Рецензенты:

кафедра экономической информатики
УО «Белорусский государственный университет
информатики и радиоэлектроники»
(заведующий кафедрой кандидат технических наук,
доцент *В. Н. Комличенко*);
профессор кафедры логистики
и информационно-математических дисциплин
ЧУО «БИП-Институт правоведения» кандидат
физико-математических наук, доцент *А. В. Остапенко*

Все права на данное издание защищены. Воспроизведение всей книги или ее части не может быть осуществлено без разрешения учреждения образования «Белорусский государственный технологический университет».

Кобайло, А. С.

К55 Схемотехника цифровых вычислительных машин. Лабораторный практикум : учеб.-метод. пособие по учебной дисциплине «Арифметико-логические основы цифровых вычислительных машин и архитектура компьютеров» для студентов специальности 1-98 01 03 «Программное обеспечение информационной безопасности мобильных систем» / А. С. Кобайло, Н. А. Жилияк, И. А. Миронов. – Минск : БГТУ, 2018. – 97 с.
ISBN 978-985-530-664-2.

Лабораторный практикум содержит основные понятия, теоретические сведения, методические указания, упражнения и задания для проведения лабораторных работ по курсу «Арифметико-логические основы цифровых вычислительных машин и архитектура компьютеров».

Предназначен для студентов специальности 1-98 01 03 «Программное обеспечение информационной безопасности мобильных систем», а также может быть полезен студентам, изучающим арифметические и логические основы цифровых вычислительных машин и архитектуру компьютеров.

УДК [004.4+004.7](076.5)(075.8)
ББК 32.97я73

ISBN 978-985-530-664-2

© УО «Белорусский государственный
технологический университет, 2018
© Кобайло А. С., Жилияк Н. А.,
Миронов И. А., 2018

На началах
инженера-прог
ки и использо
систем, необхо
знаний: арифм
двоичной ариф
на базе изучени
текстурной орга

Для овладе
ческих навыков
граммные прод

На этапе ни
тронных схем
гическом уров
граммная сред
Workbench (вкс

Лаборатори
стемы и сети»

В пособии
базовые логич
математически
логической схем
элементов (на п
дов, коммутаци
поминающих у
вычислительно

Используйва
торных работ н
закрепить теоре
новом ЦВТ, пр
вых компонент
терного модели
ческого уровня
пособии содержи